

Best Available Copy

DIALOG(R) File 347:JAPIO

(c) 2005 JPO & JAPIO. All rts. reserv.

00624443 **Image available**

STANDARD SIGNAL GENERATOR

PUB. NO.: 55-112043 [*JP 55112043* A]
PUBLISHED: August 29, 1980 (19800829)
INVENTOR(s): HOSHI HIDEO
APPLICANT(s): SEIKO INSTR & ELECTRONICS LTD [000232] (A Japanese
Company or
Corporation), JP (Japan)
APPL. NO.: 54-020147 [JP 7920147]
FILED: February 22, 1979 (19790222)
INTL CLASS: [3] H03L-001/02; H03B-005/04; H03B-005/30
JAPIO CLASS: 42.4 (ELECTRONICS -- Basic Circuits); 29.3
(PRECISION
INSTRUMENTS -- Horologe)
JAPIO KEYWORD: R005 (PIEZOELECTRIC FERROELECTRIC SUBSTANCES)
JOURNAL: Section: E, Section No. 34, Vol. 04, No. 165, Pg.
20,
November 15, 1980 (19801115)

ABSTRACT

PURPOSE: To realize a standard signal generator which features a wide temperature range with the reduced cycle fluctuation by securing the combinations among plural number of the elastic surface wave oscillators

and logic circuits.

CONSTITUTION: Two units of surface elastic wave elements 2 and 3 are connected to oscillator circuits 2a and 3a to secure the oscillation for frequencies $f(\text{sub } 1)$ and $f(\text{sub } 2)$. The temperature characteristics of elements 2 and 3 are set as shown by curves 8 and 9. Frequency difference detector circuit 4 generates difference Δf (curve 10) between frequencies $f(\text{sub } 1)$ and $f(\text{sub } 2)$, and correction signal production circuit 5 generates $K(\Delta f)(\text{sup } 2)$ (curve 11) each. Pulse control circuit 6

receives the output of oscillator 2a and circuit 5 and produces the frequency of $f(\text{sub } 1) + K(\Delta f)(\text{sup } 2)$. As shown by curve 12, the frequency never has the fluctuation due to the temperature change. This signal is divided through divider 7 to be turned to the standard signal of the desired frequency. The temperature characteristics of the surface elastic wave element can be varied by the cutting angle of the crystal bar, the rotational angle within the plane, and other factors.

⑬ 日本国特許庁 (JP)

⑪ 特許出願公開

⑫ 公開特許公報 (A)

昭55-112043

⑤ Int. Cl.³

H 03 L 1/02

H 03 B 5/04

5/30

識別記号

庁内整理番号

6647-5 J

6647-5 J

6647-5 J

⑬ 公開 昭和55年(1980)8月29日

発明の数 1

審査請求 未請求

(全 4 頁)

⑭ 標準信号発生器

① 特 願 昭54-20147

② 出 願 昭54(1979)2月22日

⑦ 発 明 者 星英男

東京都江東区亀戸6丁目31番1

号株式会社第二精工舎内

⑧ 出 願 人 株式会社第二精工舎

東京都江東区亀戸6丁目31番1
号

⑨ 代 理 人 弁理士 最上務

明 細 書

発明の名称 標準信号発生器

特許請求の範囲

(1) 表面弾性波素子と発振回路と、分周回路及び出力信号の周波数を所望の値に変えるための論理補正手段を具備することを特徴とする標準信号発生器。

(2) 複数の表面弾性波素子と複数の発振回路を具備していることを特徴とする特許請求の範囲第1項記載の標準信号発生器。

(3) 前記複数の表面弾性波素子は、その周波数-温度特性が、各々異なっていることを特徴とする特許請求の範囲第2項記載の標準信号発生器。

(4) 1つの表面弾性波素子と複数の発振回路を具備していることを特徴とする特許請求の範囲第1項記載の標準信号発生器。

(5) 前記表面弾性波素子には複数の電極組が設けられ、複数の周波数を得ることができること

を特徴とする特許請求の範囲第4項記載の標準信号発生器。

(6) 前記複数の電極組によって得られる複数の周波数は、各々温度特性が異なっていることを特徴とする特許請求の範囲第5項記載の標準信号発生器。

発明の詳細な説明

本発明は表面弾性波(以下SAWと略す)を用いた標準信号発生器の改良、特に温度特性の改善に関するものである。

従来、高い周波数で安定した発振を得るためにSAWを用いた発振器が提案され、研究されている。しかし、周波数-温度特性が悪いので、広い温度範囲で周波数変動の少ないことが要求される機器には使用できなかった。そこで温度特性補償法として

(I) 遅延線形の発振器に於て、異種の温度係数をもつ回路を直列接続して補償する。

(II) 基板をバイメタル状にして温度補償する。

(iii) サーミスタ・バラクタ等の外部回路で補償する。

(iv) 異種薄膜を基板に配し補償する。

(v) 恒温槽に入れて補償する。

等の方法が知られているが、(i)では広い温度範囲にわたり補償効果のある適切な基板が存在しない。(ii)では外部に余分な素子を付加する必要があり、しかもそれ等の素子に高安定化が要求される。(iii)はエージング等の安定性に問題がある。さらに(iv)は大型化、大消費電力化が避けられない。従って、小型で安定度の高いBAW発振器を得ることは非常に困難であった。

そこで本発明は、複数のBAW発振器と論理回路の組合わせにより、広い温度範囲で周期変動の少ない標準信号発生器を提供することを目的とするものである。

以下図面とともに本発明について説明する。

第1図にBAW素子の代表的な例である水晶B-Tカット板を用いたBAW素子の周波数-温度特性を示す。上に凸の二次曲線となる。このような

- 3 -

BAW素子を二個用いた場合の本発明の標準信号発生器のブロック図を示す。二個のBAW素子2, 3を各々発振回路2a, 3aに接続する。各々のBAW素子の周波数-温度特性は第3図曲線8, 9のように異なる頂点温度 T_{01} , T_{02} を持つようにしておく。次に周波数差検出回路4で二つの発振周波数 f_1 , f_2 の差 Δf を検出する。周波数差 Δf を第3図曲線10に示す。さらに補正信号作成回路5に於て $K \cdot (\Delta f)^2$ の信号を作り出す。このとき定数 K は、 $K \cdot (\Delta f)^2$ が第3図曲線11に示すように、ノインのBAW素子2の周波数-温度特性8と全く対称になるように選ばれる。そしてパルス制御回路6により、パルスの割込みや阻止を行ない $f_1 + K \cdot (\Delta f)^2$ の周波数を得る。最後に分周回路7により所望の周期が得られるまで分周し、この出力信号を標準信号として用いれば、等価的に第3図曲線12に示すようなフラットな周波数-温度特性を持ったBAW素子が得られることになる。従って論理回路の工夫のみで温度特性の改善が実現できるので、小型で安定度の高い

- 4 -

標準信号発生器を得ることができる。次に周波数-温度特性の異なるBAW素子を得る際の具体例を示す。第4図は水晶B-Tカット板を用いたBAW素子を示し、くし形電極13a, 13b, 13c, 13dで一組の電極となっている。このようなBAW素子13の周波数-温度特性は基板の切り出し角、あるいは面内の回転角あるいは電極の膜厚によって変化させることができる第5図に基板の切り出し角 θ と頂点温度 T_0 の関係を示す。第6図に面内回転角 ϕ と頂点温度 T_0 の関係を示す。そして第7図に電極膜厚と頂点温度 T_0 の関係を示す。従って切り出し角、面内回転角あるいは電極膜厚を変化させることにより頂点温度を変化させることができ、またこれらの要因を組み合わせて温度特性を変化させることもできる。第8図は一つの基板17上に二つのBAW素子を作った例であり、切り出し角 θ を異ならせている。そしてくし形電極18a, 18b, 18c, 18dを一組の電極とし、19a, 19b, 19c, 19dをもう一組の電極として使用するものである。このような構成により一枚の基板で

- 5 -

けで良いので小型化しやすい。第9図も同様の実施例であり面内回転角 ϕ を異ならせている。基板20は完全に平面でよく、くし形電極21a, 21b, 21c, 21dを一組の電極とし、22a, 22b, 22c, 22dをもう一組の電極として使用する。さらに膜厚に関しても同一基板上に膜厚の異なる電極を配置するという実施例が考えられる。(図示せず)。もちろん切り出し角、面内回転角、膜厚を適当に組み合わせて用いても同じである。第10図はさらに他の実施例であり、一枚の基板の表と裏に一組ずつの電極を配置し、しかも切り出し角が異なるように基板23の厚さを不均一にしたものである。一方の面にはくし形電極24a, 24b, 24c, 24dが配置され他方の面には25a, 25b, 25c, 25d(図示せず)が配置される。このような実施例に於ては従来のBAW素子一個分の大きさで、二個のBAW素子が得られるので小型化に非常に有用である。第11図も表と裏を用いた場合の例であり、一方の面に於て面内回転角をしたものである。一方の面にはくし形電極27a, 27

- 6 -

b, 27c, 27dが配置され、他方の面にはくし形電板28a, 28b, 28c, 28dが配置される。さらに膜厚に関しても表と裏で膜厚を異なるというような実施例が考えられる。

また、いままでは水晶B-Wカット板を用いたB-W素子について論じてきたが、他の材料を用いたB-W素子に関しても同様であり、周波数-温度特性も二次曲線である必要はない。すなわち第2図の補正信号作成回路に於て、メインのB-W素子2の周波数-温度特性と対称になるような補正信号を作り出せば良いのである。

以上のような本発明を採用することにより、B-W発振器の温度特性を非常に良くすることが出来る。しかも従来の温度補償法が持っていた欠点はことごとく解消され、小型で安定度の高い標準信号発生器を得ることができるので各種機器への応用範囲は広く、本発明の効果は大きい。

図面の簡単な説明

第1図は従来のB-W発振器の周波数-温度特

- 7 -

性を示す説明図。第2図は本発明のブロック図。第3図は第2図のブロック図に於る温度特性改善の説明図。第4図はB-W素子斜視図。第5図Aは切り出し角 θ の説明図。第5図Bは θ と頂点温度 T_0 の関係を示す説明図。第6図Aは面内回転角 φ の説明図。第6図Bは φ と T_0 の関係を示す説明図。第7図は電板膜厚と頂点温度の関係を示す説明図。第8図は本発明のB-W素子の実施例を示す斜視図。第9図、第10図、第11図は本発明のB-W素子の他の実施例を示す斜視図。

2; 3 …… B-W素子

2a, 3a …… 発振回路

4 …… 周波数差検出回路

5 …… 補正信号作成回路

6 …… パルス制御回路

7 …… 分周回路

12 …… 出力信号の周波数-温度特性

13, 17, 20, 23, 26 …… B-W基板

13a, 13b, 13c, 13d, 18a, 18b, 18c,

18d, 19a, 19b, 19c, 19d, 21a, 21b,

- 8 -

21c, 21d, 22a, 22b, 22c, 22d, 24a, 24b, 24c, 24d, 25a, 25b, 25c, 25d, 27a, 27b, 27c, 27d, 28a, 28b, 28c, 28d …… 励振電板

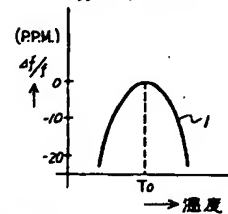
以上

出 願 人 株式会社第二精工舎

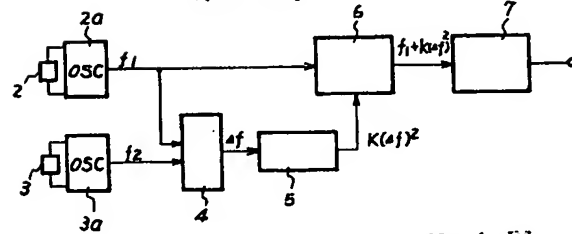
代 理 人 最 上



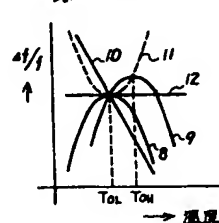
第1図



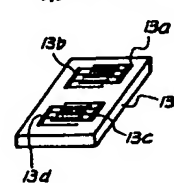
第2図



第3図

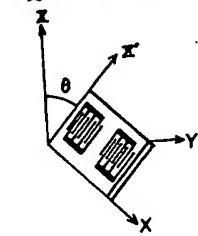


第4図

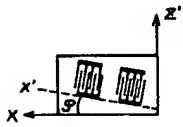


- 9 -

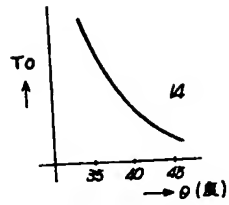
第 5 図 A



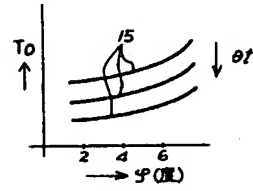
第 6 図 A



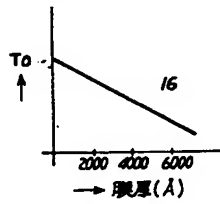
第 5 図 B



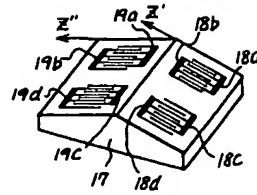
第 6 図 B



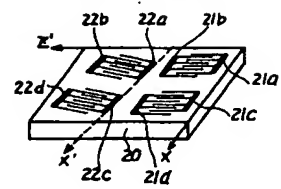
第 7 図



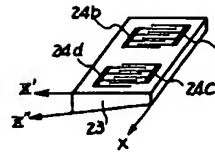
第 8 図



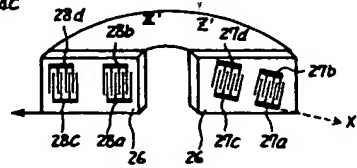
第 9 図



第 10 図



第 11 図



This Page is inserted by IFW Indexing and Scanning
Operations and is not part of the Official Record

BEST AVAILABLE IMAGES

Defective images within this document are accurate representations of the original documents submitted by the applicant.

Defects in the images include but are not limited to the items checked:

- ☐ BLACK BORDERS
- ☐ IMAGE CUT OFF AT TOP, BOTTOM OR SIDES
- ☐ FADED TEXT OR DRAWING
- ☒ BLURRED OR ILLEGIBLE TEXT OR DRAWING
- ☐ SKEWED/SLANTED IMAGES
- ☐ COLORED OR BLACK AND WHITE PHOTOGRAPHS
- ☐ GRAY SCALE DOCUMENTS
- ☐ LINES OR MARKS ON ORIGINAL DOCUMENT
- ☐ REPERENCE(S) OR EXHIBIT(S) SUBMITTED ARE POOR QUALITY
- ☐ OTHER: _____

IMAGES ARE BEST AVAILABLE COPY.

**As rescanning documents *will not* correct images
problems checked, please do not report the
problems to the IFW Image Problem Mailbox**